

「人工智能賦能：提升行業能力」研討會系列 - 引領人工智能芯片設計的革新

時間

14:15 – 15:00

嘉賓登記

15:00 – 15:05
(5min)

開幕致辭

孫耀達博士工程師，MH
香港應用科技研究院行政總裁

15:05 – 15:15
(10min)

合照環節

15:15 – 15:30
(15min)

主題演講（一）- 「嵌入式邊緣人工智能方案: SoC在閉路電視（CCTV）的應用」

羅富堯先生
龍微電子有限公司行政總裁

15:30 – 15:45
(15min)

主題演講（二）- 「從方案優化到生成擇優 - AI 原生晶片設計的方法學變革」

徐強教授
香港中文大學計算機科學與工程學系，芯華章首席科學家

15:45 – 16:00
(15min)

主題演講（三）- 「賦能AI晶片的功耗、效能與可靠性：具產業實力的半導體解決方案」

郭晶虹博士
英飛凌大中華區消費、計算與通訊業務技術市場高級總監

16:00 – 16:15
(15min)

主題演講（四）- 「端側AI：突破機器智能的邊界」

李濤博士
香港應用科技研究院總監（先進電子元件及系統）

16:15 – 16:45
(30min)

專題討論 – 「人工智能芯片的潛力：創新科技如何推動性能與能效提升」

主持人：
黃伽衛先生
香港應用科技研究院戰略客戶與知識產權管理高級總監
演講嘉賓：

- 羅富堯先生, 龍微電子有限公司行政總裁
- 徐強教授, 香港中文大學計算機科學與工程學系，芯華章首席科學家
- 郭晶虹博士, 英飛凌大中華區消費、計算與通訊業務技術市場高級總監
- 李濤博士, 香港應用科技研究院總監（先進電子元件及系統）

16:45

技術展示及交流

流程